



ISTITUTO TECNICO TECNOLOGICO "G.Chilesotti"

**II Quadrimestre –Verifica di Sistemi e Reti
recupero debito formativo 1° Q.
Classe 3 C – 15 Marzo 2013
Tempo: 50 min.**



1) Trovare la rappresentazione in base 16 (esadecimale) dei seguenti numeri in base dieci fino alla quarta cifra decimale e calcolare l'eventuale errore di approssimazione. [1]

546,64

2) Trovare la rappresentazione decimale dei seguenti numeri: [2]

B37,E6 (esadecimale)
344,22 (base 7-cinque)

3) Cambiamento di base, col metodo più veloce tra quelli possibili: [1]

da base 16 a base 8 per:	da base 8 a base 16 per:
B93C	6455
D8A3	4663

4) Utilizzando il complemento a 2 calcolare: [1]

214 – 109

5) Spiegare le fasi che permettono a una CPU di elaborare una istruzione da eseguire. [1]

6) Spiegare come può essere indirizzata la memoria, affinché possa essere letto o scritto un suo byte, e quale tecnica può essere adottata per decodificare l'indirizzo di memoria quando la memoria è divisa a blocchi distinti. [2]

7) Spiegare a cosa serve lo **Status register** (altrimenti detto registro dei flags o Process Status Word), indicando e spiegando il significato dei bit (flag) più significativi. [1]