



ISTITUTO TECNICO TECNOLOGICO "G.Chilesotti"
I Quadrimestre –Verifica di Sistemi e Reti valida per lo scritto
Classe 3 C – 12 Dicembre 2012
Tempo: 30 min.



- 1)** Spiegare le fasi che permettono a una CPU di elaborare una istruzione da eseguire. [2]

- 2)** Spiegare come può essere indirizzata la memoria, affinché possa essere letto o scritto un suo byte, e quale tecnica può essere adottata per decodificare l'indirizzo di memoria quando la memoria è divisa a blocchi distinti. [3]

- 3)** Spiegare a cosa serve lo **Status register** (altrimenti detto registro dei flags o Process Status Word), indicando e spiegando il significato dei bit (flag) più significativi. [2]

- 4)** Spiegare la differenza tra trasmissione dei dati su bus sincroni e bus asincroni, indicando le caratteristiche dei due tipi di bus e le differenze. [2]