

Verifica di Sistemi**3 BI**

Thiene, 16/05/2005

Ogni domanda un punto. Valutazione: min = 3, max = 8. Consegna in bianco voto: 3.

1. Spiega brevemente il funzionamento dell'istruzione assembly DIV.
 2. Presenta, anche con l'uso di schemi, come funziona l'indirizzamento indicizzato con e senza offset.
 3. Spiega cos'è il registro dei Flags, o Status register, e presenta brevemente ogni singolo flag.
 4. Nel microprocessore 8086 i registri sono a 16 bit mentre l'address bus (canale indirizzi) è a 20 bit. Spiega come è gestito l'indirizzamento nel processore 8086.
 5. Spiega cos'è il Fetch e come funziona.
-

Verifica di Sistemi**3 BI**

Thiene, 16/05/2005

Ogni domanda un punto. Valutazione: min = 3, max = 8. Consegna in bianco voto: 3.

1. Spiega brevemente il funzionamento dell'istruzione assembly DIV.
2. Presenta, anche con l'uso di schemi, come funziona l'indirizzamento indicizzato con e senza offset.
3. Spiega cos'è il registro dei Flags, o Status register, e presenta brevemente ogni singolo flag.
4. Nel microprocessore 8086 i registri sono a 16 bit mentre l'address bus (canale indirizzi) è a 20 bit. Spiega come è gestito l'indirizzamento nel processore 8086.
5. Spiega cos'è il Fetch e come funziona.