

1) Spiega la fase di lettura di una istruzione da memoria (fase di *fetch*), indicando i vari passi da eseguire e i registri utilizzati.

.....  
.....  
.....  
.....  
.....  
.....  
.....  
.....  
.....  
.....

2) Lo *Status register* o registro dei flags è presente nel modello di Von Neumann, spiega cosa serve e descrivi i cinque flag che sono stati definiti.

.....  
.....  
.....  
.....  
.....  
.....  
.....  
.....  
.....  
.....

3) Un monitor (video) contiene una EEPROM per memorizzare i dati utilizzati da un On screen display. Indica le caratteristiche di questo tipo di memoria e spiega perché utilizzo questo tipo e non un altro.

.....  
.....  
.....  
.....  
.....  
.....  
.....  
.....  
.....  
.....